КОНТРОЛЛЕР ПОСЛЕДОВАТЕЛЬНОГО ИНТЕРФЕЙСА

ОСНОВНЫЕ ХАРАКТЕРИСТИКИ

Микросхема предназначена для обеспечения многоканального обмена информацией между микроконтроллером и периферийными устройствами в последовательном коде с использованием интерфейса UART.

Количество каналов приема/передачи информации 12
Емкость FIFO одного канала, байт 128
Частота сигнала синхронизации, МГц 48
Напряжение питания, В ……..……..…… +5±10%
Температурный диапазон, °С……...от -60 до +125
Тип корпуса .....……..…….. Н16.48-1В
Технологический процесс ..... КМОП

НАЗНАЧЕНИЕ ВЫВОДОВ

Обозначение	Назначение выводов
D[7]...D[0]	Входы/выходы данных
$\overline{WR}$	Вход строба записи
$\overline{RD}$	Вход строба чтения
ALE	Вход строба записи адреса
CS	Вход сигнала выбора микросхемы
CLK	Вход сигнала синхронизации
F48	Вход сигнала синхронизации 48 МГц
RX1 – R12	Входы приемников
TX1 – TX12	Выходы передатчиков
F12	Выход сигнала синхронизации 12 МГц

СТРУКТУРНАЯ СХЕМА

