

## КОНТРОЛЛЕР ПАРАЛЛЕЛЬНОГО ИНТЕРФЕЙСА

### ОСНОВНЫЕ ХАРАКТЕРИСТИКИ

Микросхема предназначена для обеспечения многоканального обмена информацией между микроконтроллером и периферийными устройствами в параллельном коде.

Разрядность данных обмена, бит ..... 8  
 Количество каналов приема информации ..... 7  
 Количество каналов передачи информации ..... 5  
 Частота сигнала синхронизации, МГц ..... 48  
 Напряжение питания, В ..... +5±10%  
 Температурный диапазон, °С.....от -60 до +125  
 Тип корпуса ..... 4229.132-3  
 Технологический процесс ..... КМОП

### НАЗНАЧЕНИЕ ВЫВОДОВ

Обозначение	Назначение выводов
D[7]...D[0]	Входы/выходы данных
A[3]...A[0]	Входы адреса
SEL	Вход сигнала выбора адреса
WR	Вход сигнала записи
RD	Вход сигнала чтения
ALE	Вход строба записи адреса
A15	Вход сигнала выбора микросхемы
F0	Вход сигнала синхронизации 48 МГц
RST	Вход сигнала асинхронного сброса
INP1 – INP56	Входы данных
OUT1 – OUT40	Выходы данных
FT	Выход сигнала синхронизации
FP0	Выход сигнала синхронизации
SYNC1	Выход сигнала синхронизации
SYNC2	Выход сигнала синхронизации
TEST	Вывод для тестирования микросхемы

### СТРУКТУРНАЯ СХЕМА

