

СХЕМА УПРАВЛЕНИЯ ЭЛЕМЕНТАМИ ИНДИКАЦИИ ВОСЬМИРАЗЯДНОГО БУКВЕННО-ЦИФРОВОГО МАТРИЧНОГО ИНДИКАТОРА – АНАЛОГА HDSP-2133

ОСНОВНЫЕ ХАРАКТЕРИСТИКИ

Выходное напряжение низкого уровня на выходах ROW ($I_{OL\ ROW} = 20\text{ mA}$), В.....не более 0,4
 Выходное напряжение высокого уровня на выходах COL ($I_{OH\ COL} = -2\text{ mA}$), В.....не менее 4,3
 Выходное напряжение низкого уровня на шине D ($I_{OL\ D} = 12\text{ mA}$), В.....не более 0,4
 Выходное напряжение высокого уровня на шине D ($I_{OH\ D} = -12\text{ mA}$), В.....не менее 4,3
 Напряжение питания, В+5±10%
 Температурный диапазон, °С.....от -60 до +125
 Исполнение.....бескорпусное
 Технологический процессКМОП

Микросхема предназначена для управления элементами индикации матричного индикатора, содержащего восемь светодиодных матриц (дисплеев) размером 5×7 точек (аналог HDSP-2133).

Микросхема обеспечивает:

- обмен данными с внешними устройствами по восьмиразрядной двунаправленной шине D;
- отображение символов из таблицы ASCII;
- отображение 16 символов, определяемых пользователем;
- возможность регулировки яркости индикатора;
- возможность мигания символов;
- самотестирование индикатора;
- программную очистку индикатора;
- аппаратный асинхронный сброс (начальную установку) при помощи сигнала RST.

НАЗНАЧЕНИЕ ВЫВОДОВ

Обозначение	Назначение выводов
D	Двунаправленная шина данных
A	Шина адреса
CLK	Вход/выход синхросигнала
CLKS	Вход сигнала выбора типа синхросигнала (внутренний или внешний)
CLKO	Выход синхросигнала
\overline{FL}	Вход сигнала выбора регистра признаков мигания символов
\overline{RD}	Вход сигнала чтения
\overline{WR}	Вход сигнала записи
\overline{CE}	Вход сигнала выбора микросхемы
\overline{RST}	Вход сигнала сброса
TEST	Тестовый вход
ROW	Выходы управления строками индикатора
COL	Выходы управления столбцами индикатора

СТРУКТУРНАЯ СХЕМА

