

ДЕЛИТЕЛЬ ЧАСТОТЫ С ПРОГРАММИРУЕМЫМ КОЭФФИЦИЕНТОМ ДЕЛЕНИЯ

ОСНОВНЫЕ ХАРАКТЕРИСТИКИ

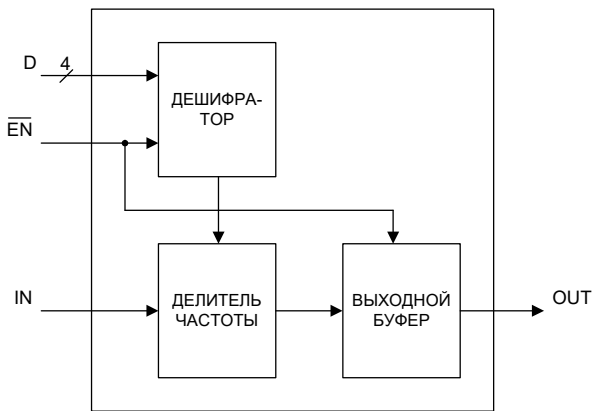
Микросхема предназначена для деления частоты поступающего на ее вход сигнала с программируемым коэффициентом деления.

Максимальная частота входного сигнала, МГц.....500
 Минимальная частота входного сигнала, МГц.....10
 Амплитуда входного сигнала, мВ.....не менее 300
 Коэффициенты деления.....от 1 до 16
 Динамический ток потребления ($f_i = 500$ МГц), мА180
 Напряжение питания, В $+5 \pm 10\%$
 Температурный диапазон, °С.....от -60 до +85
 Тип корпуса.....H04.16-1В
 Технологический процессКМОП

На аналоговый вход IN подается синусоидальный сигнал амплитудой не менее 0,3 В.

Выход OUT является цифровым и обеспечивает возможность согласования с уровнями ТТЛ и 50-Омной линией.

СТРУКТУРНАЯ СХЕМА



НАЗНАЧЕНИЕ ВЫВОДОВ

Обозначение	Назначение выводов
IN	Вход сигнала аналоговый
D	Входная шина кода коэффициента деления
\overline{EN}	Вход сигнала разрешения работы делителя
OUT	Выход сигнала

Коэффициент деления микросхемы K задается четырехразрядным кодом D в соответствии с таблицей:

D	0	1	2	3	...	13	14	15
K	16	1	2	3	...	13	14	15

Сигнал \overline{EN} разрешает работу делителя при $\overline{EN} = 0$.

При установке сигнала \overline{EN} в состояние логической единицы на выходе OUT будет сформировано напряжение, равное уровню логического нуля.

