

## ДЕЛИТЕЛЬ ЧАСТОТЫ С ПРОГРАММИРУЕМЫМ КОЭФФИЦИЕНТОМ ДЕЛЕНИЯ

### ОСНОВНЫЕ ХАРАКТЕРИСТИКИ

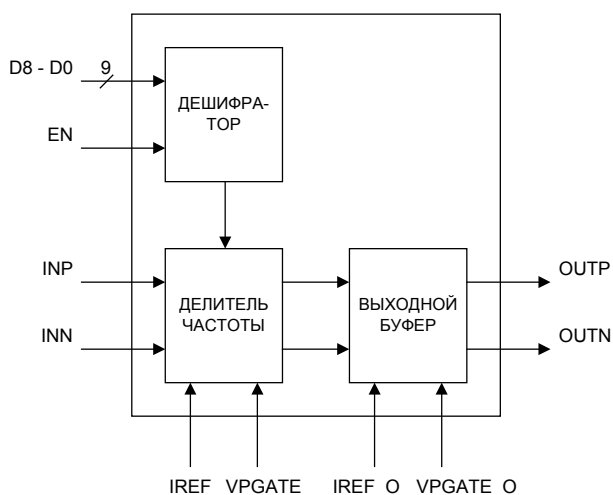
Микросхема предназначена для деления частоты поступающего на ее вход сигнала с программируемым коэффициентом деления.

Максимальная частота входного сигнала, МГц.....500  
 Тип входного сигнала.....парафазный  
 Тип выходного сигнала.....парафазный  
 Амплитуда входного сигнала, мВ.....не менее 100  
 Коэффициенты деления.....от 1 до 512  
 Динамический ток потребления ( $f_1 = 500$  МГц), мА.....180  
 Напряжение питания, В .....+5±10%  
 Температурный диапазон, °С.....от -60 до +125  
 Тип корпуса.....4118.24-3  
 Технологический процесс .....КМОП

### НАЗНАЧЕНИЕ ВЫВОДОВ

| Обозначение          | Назначение выводов                      |
|----------------------|---|
| INP                  | Вход сигнала прямой                     |
| INN                  | Вход сигнала инверсный                  |
| D                    | Входная шина кода коэффициента деления  |
| V <sub>PGATE</sub>   | Вход управляющего напряжения            |
| I <sub>REF</sub>     | Вход опорного тока                      |
| V <sub>PGATE_O</sub> | Вход управляющего напряжения            |
| I <sub>REF_O</sub>   | Вход опорного тока                      |
| $\overline{EN}$      | Вход сигнала разрешения работы делителя |
| OUTP                 | Выход сигнала прямой                    |
| OUTN                 | Выход сигнала инверсный                 |

### СТРУКТУРНАЯ СХЕМА



Коэффициент деления микросхемы К задается девятиразрядным кодом D в соответствии с таблицей:

|   |     |   |   |   |     |     |     |     |
|---|-----|---|---|---|-----|-----|-----|-----|
| D | 0   | 1 | 2 | 3 | ... | 509 | 510 | 511 |
| K | 512 | 1 | 2 | 3 | ... | 509 | 510 | 511 |

Сигнал EN разрешает работу делителя при EN = 0.

При значении EN = 1 делитель переходит в режим «запираия» и на выходах OUTP и OUTN формируются сигналы величиной  $U_{CC}/2$ .