

## ДЕЛИТЕЛЬ ЧАСТОТЫ С ПРОГРАММИРУЕМЫМ КОЭФФИЦИЕНТОМ ДЕЛЕНИЯ

### ОСНОВНЫЕ ХАРАКТЕРИСТИКИ

Микросхема предназначена для деления частоты поступающего на ее вход сигнала с программируемым коэффициентом деления.

Максимальная частота входного сигнала, МГц.....500  
 Тип входного сигнала.....парафазный  
 Тип выходного сигнала.....парафазный  
 Амплитуда входного сигнала, мВ.....не менее 100  
 Амплитуда выходного сигнала, мВ.....не менее 700  
 Коэффициенты деления.....от 1 до 512  
 Ток потребления ( $f_i = 500$  МГц), мА.....180  
 Напряжение питания, В ..... $+5 \pm 10\%$   
 опорное напряжение, В..... $V_{cc} - 4$   
 опорный ток, мкА.....700  
 Температурный диапазон, °С.....от -60 до +125  
 Тип корпуса.....Н16.48-1В  
 Технологический процесс .....КМОП

### НАЗНАЧЕНИЕ ВЫВОДОВ

Обозначение	Назначение выводов
INP	Вход сигнала прямой
INN	Вход сигнала инверсный
D	Входная шина кода коэффициента деления
$V_{REF}$	Вход опорного напряжения
$V_{REF_0}$	Вход опорного напряжения
$I_{REF}$	Вход опорного тока
$I_{REF_0}$	Вход опорного тока
OUTP	Выход сигнала прямой
OUTN	Выход сигнала инверсный

Коэффициент деления микросхемы К задается девятиразрядным кодом D в соответствии с таблицей:

D	0	1	2	3	...	509	510	511
K	512	1	2	3	...	509	510	511

### СТРУКТУРНАЯ СХЕМА

